

# **BUS INTERCONNECTION**

Arsitektur dan Organisasi Komputer

Ilmu Komputer

Fakultas Pendidikan Matematika dan Ilmu Pengetahuan Alam  
Universitas Pendidikan Indonesia

# **Kelompok 6**

# **Arsitektur dan Organisasi**

# **Komputer**

Arief Mochammad Rachman (0900217)

Cipta Setiadi Bahri (0908853)

Inaz Pratiwi (0905824)

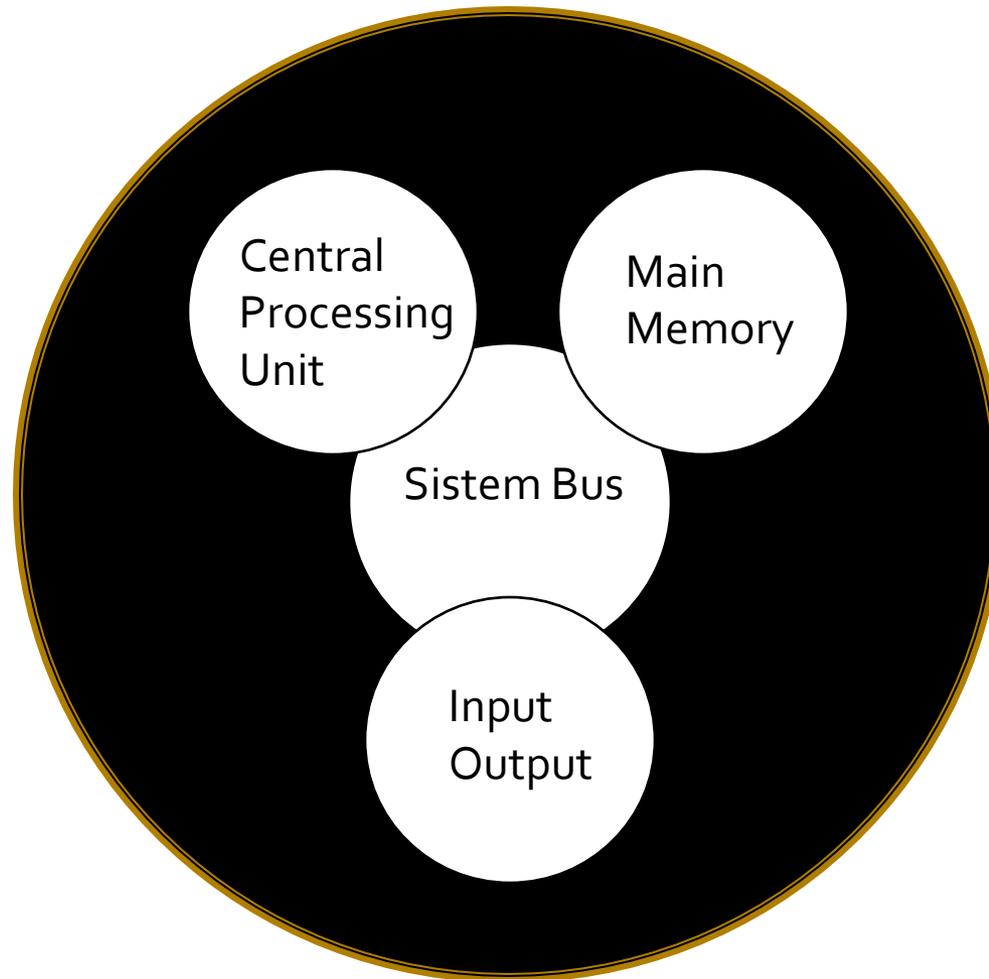
Muhammad Wahyu (0902317)

Ilmu Komputer

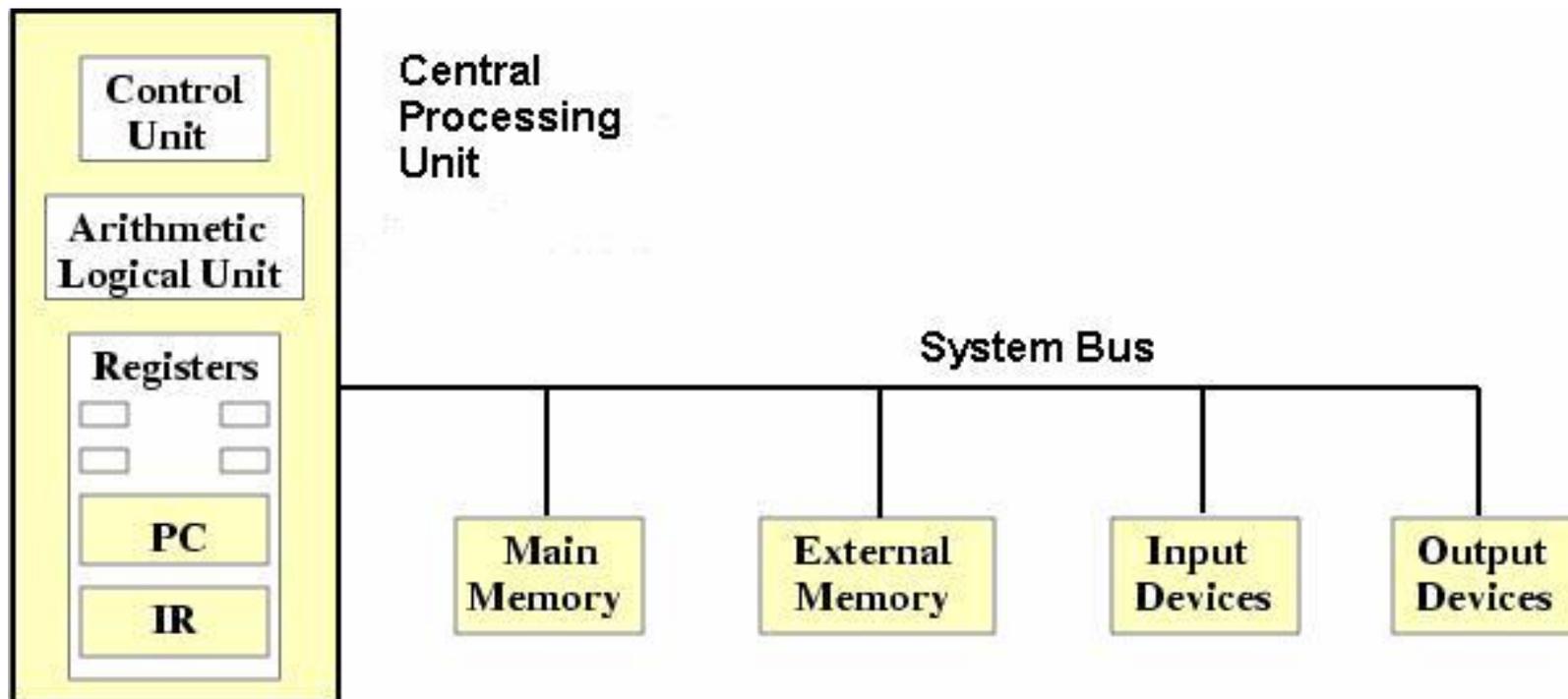
Fakultas Pendidikan Matematika dan Ilmu Pengetahuan Alam

Universitas Pendidikan Indonesia

# Bus Interconnection



- **Komputer** tersusun atas beberapa komponen penting seperti **CPU**, **memori**, dan **perangkat I/O**.
- Untuk menghubungkan komponen-komponen tersebut diperlukan **Sistem Bus** agar membentuk satu kesatuan fungsi dalam menjalankan tugasnya.



# Pengertian Bus

- Bus adalah lintasan komunikasi yang menghubungkan dua atau lebih komponen dasar.
- Bus merupakan media transmisi yang digunakan bersama oleh sejumlah perangkat yang dihubungkan padanya.

- Diperlukan aturan main agar tidak terjadi tabrakan data atau kerusakan data yang ditransmisikan.
- Walaupun digunakan bersama namun dalam satu waktu hanya ada sebuah perangkat yang dapat menggunakan bus.

# Struktur Bus

Saluran Bus dikategorikan dalam 3 bagian:

- Saluran Data (Data Bus)
- Saluran Alamat (Address Bus)
- Saluran Kontrol (Control Bus)

# Saluran Data (*Data Bus*)

- **Saluran data** (*data bus*) adalah lintasan bagi perpindahan data antar modul. Jumlah saluran terkait dengan panjang word, misalnya 8, 16, 32 saluran dengan tujuan agar mentransfer word dalam sekali waktu
- Contoh bus data terdiri dari atas 8 saluran sehingga dalam satu waktu dapat mentransfer data 8 bit

# Saluran Alamat (*Bus Address*)

- **Saluran alamat** (*address bus*) digunakan untuk menspesifikasi sumber dan tujuan data pada bus data. Saluran ini digunakan untuk mengirim alamat word pada memori yang akan diakses CPU.

# Saluran Kontrol (*Control Bus*)

- **Saluran kontrol** (*control bus*) digunakan untuk mengontrol bus data, bus alamat dan seluruh modul yang ada.
- Karena bus data dan bus alamat digunakan oleh semua komponen maka diperlukan suatu mekanisme kerja yang dikontrol melalui bus kontrol ini.

# Prinsip Operasi Bus

Operasi pengiriman data ke modul lainnya:

1. Meminta penggunaan bus.
2. Apabila telah disetujui, modul akan memnidahkan data yang diinginkan ke modul yang dituju.

Operasi meminta data dari modul lainnya:

1. Meminta penggunaan bus.
2. Mengirim *request* ke modul yang dituju melalui saluran control dan alamat yang sesuai.
3. Menunggu modul yang dituju mengirimkan data yang diinginkan.

# Hierarki Multiple Bus

Bila terlalu banyak modul atau perangkat dihubungkan pada bus maka akan terjadi penurunan kinerja, yang disebabkan oleh :

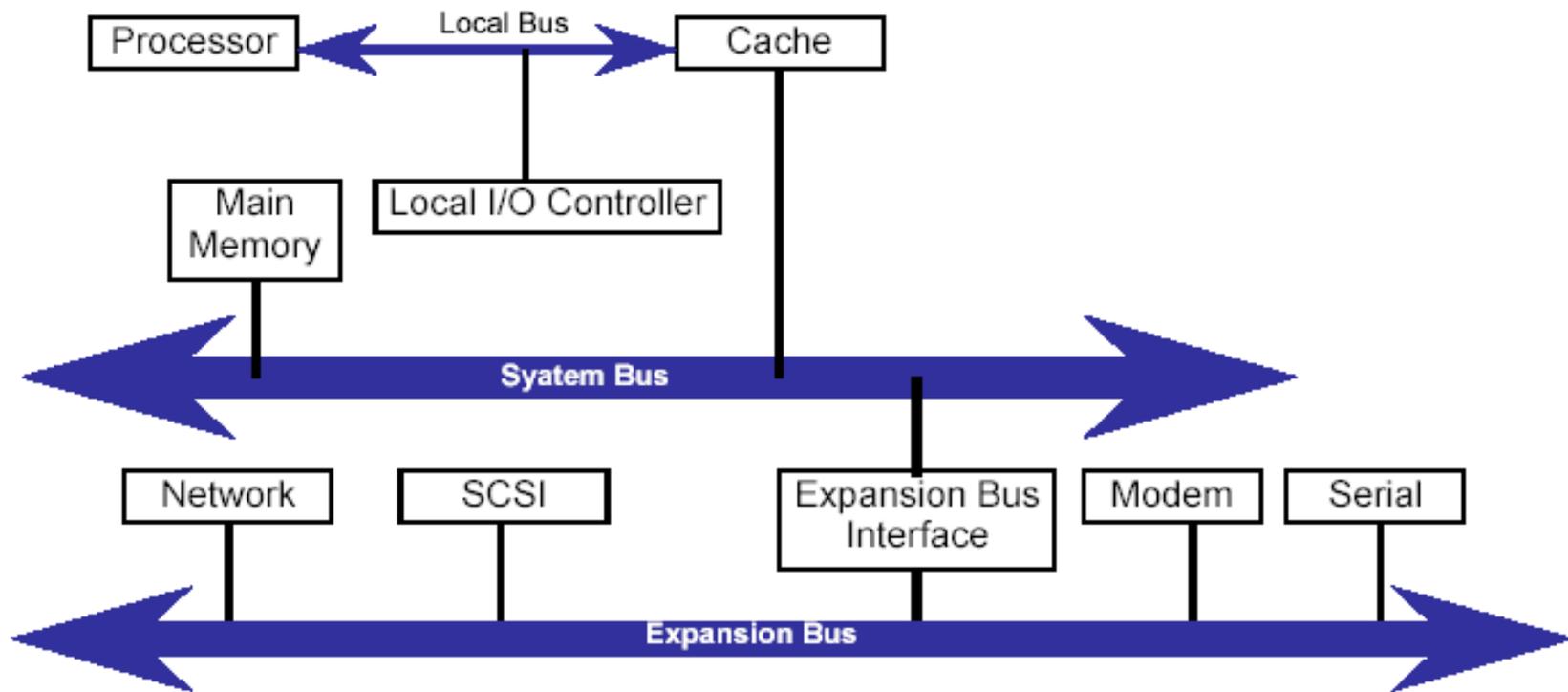
- Semakin besar delay propagasi untuk mengkoordinasikan penggunaan bus.
- Antrian penggunaan bus semakin panjang.
- Dimungkinkan habisnya kapasitas transfer bus sehingga memperlambat data.

Antisipasi dan solusi persoalan di atas adalah penggunaan bus jamak yang hierarkis. Bus biasanya terdiri atas bus lokal, bus sistem, dan bus ekspansi.

# Penempatan Modul pada Bus

Processor, chace memori, dan memori utama terletak pada bus tersendiri pada level tertinggi karena modul-modul tersebut memiliki karakteristik pertukaran data yang tinggi. Modul dengan transfer data cepat disambungkan dengan bus berkecepatan tinggi pula, sedangkan modul yang tidak memerlukan transfer data cepat disambungkan pada bus ekspansi.

# Gambar arsitektur bus jamak tradisional



# Gambar arsitektur bus jamak kinerja tinggi

